

Taller Corte 1

$$F(A, B, C, D) = \left(\left(\overline{A + \overline{A} \cdot \overline{B \cdot C}} \right) + B \cdot C \right) \cdot \overline{C \cdot D}$$

1. Para la siguiente función lógica obtener:
 - a. Obtener mediante operaciones lógicas las formas canónicas en Suma de Productos
 - b. Elaborar la tabla de verdad del circuito
 - c. Hacer el mapa de Karnaugh
 - d. Obtener a partir del mapa de Karnaugh la ecuación simplificada en suma de productos
 - e. Dibujar las representaciones en puertas lógicas del circuito correspondiente a la suma de productos, y obtenidas del mapa de Karnaugh
2. Diseñe un circuito digital de control, que compare a la entrada dos palabras binarias de 2 bits (ab y cd), de manera que cuando la combinación binaria formada por los bits ab, sea mayor que la combinación binaria formada por los bits cd, la salida sea 1.
 - a. Calcule la función lógica de salida.
 - b. Simplifique la función lógica mediante el método de Karnaugh.
 - c. Implemente el circuito con puertas lógicas universales NAND.
3. Un sistema de control admite una combinación de entrada de 4 bits (a, b, c y d). A la salida, el circuito combinatorial debe detectar cuando están activos los pesos 2^0 o 2^2 de la combinación digital de entrada.
 - a. Calcule la función lógica de salida.
 - b. Simplifique la función lógica mediante el método de Karnaugh.
 - c. Implemente el circuito con puertas lógicas universales NAND.
4. Se desea diseñar el circuito de control de la señal de alarma de evacuación de una planta industrial de montaje. Para ello se dispone de tres sensores: un sensor de incendio (A), un sensor de humedad (B) y un sensor de presión (C). Los materiales con los que se trabaja en la planta de montaje son inflamables y solo toleran unos niveles máximos de presión y humedad de forma conjunta. La señal de alarma se debe activar cuando exista riesgo de incendio o cuando se superen conjuntamente los niveles máximos de presión y humedad.
 - a. Obtenga la tabla de verdad y la función lógica.
 - b. Simplifique la función obtenida utilizando el mapa de Karnaugh.
 - c. Implemente la función simplificada con puertas lógicas universales NAND de dos entradas.
5. Simplifique, mediante un diagrama de Karnaugh, la función booleana $F = ab + ac + \overline{a}\overline{b}c + a\overline{b}$
 - a. Implemente la función simplificada
 - b. Sólo con puertas NAND de dos entradas.